SXD028

12-Bit, Dual-Channel, Voltage-Output Serial DAC

12 位双通道电压输出型串行 DAC

12-bit | 2 channels | SOIC-8 | Serial CMOS/TTL

12 位 | 双通道 | SOIC-8 | 串行 CMOS/TTL

对标 / Cross Reference: TLV5638 — pin-to-pin compatible alternative

Parameter Brief / 参数版

Shenzhen Shenxin Technology Co., Ltd. · 深圳市深信科技有限公司

felix@shenxinic.com | +852 51367095 | shenxinic.com

Product Overview

The SXD028 is a 12-bit, dual-channel, voltage-output digital-to-analog converter with a serial CMOS/TTL interface. Its settling time is ⩽7 µs in slow mode and ⩽3 µs in fast mode, with a typical INL of ±3 LSB and a typical DNL of ±0.2 LSB. The analog output range is 0 to VDD−0.4 V, the supply is 3 V / 5 V, and the device is housed in an SOIC-8 package.

产品概述

SXD028 是一款 12 位、双通道、电压输出型数模转换器，采用串行 CMOS/TTL 接口。其建立时间在慢模式下 ⩽7 µs、快模式下 ⩽3 µs，积分非线性误差典型值为 ±3 LSB，微分非线性误差典型值为 ±0.2 LSB。模拟输出范围为 0～VDD−0.4 V，工作电压为 3 V / 5 V，采用 SOIC-8 封装。

Key Parameters / 关键参数

Parameter / 参数	Value / 数值
Resolution 分辨率	12-bit / 12 位
Channels 通道数	2
Settling time 建立时间	⩽7 µs (slow mode / 慢模式), ⩽3 µs (fast mode / 快模式)
Power consumption (typ.) 典型功耗	30 mW
Supply voltages 工作电压	3 V / 5 V
Analog output 模拟输出	Voltage output, 0 to VDD−0.4 V / 电压输出：0～VDD−0.4 V
INL (typ.) 积分非线性误差（典型值）	±3 LSB
DNL (typ.) 微分非线性误差（典型值）	±0.2 LSB
Interface 接口形式	Serial CMOS/TTL / 串行 CMOS/TTL
Package 封装形式	SOIC-8

Notes / 说明

This document is a Parameter Brief. The parameters listed here are compiled from the Shenxin Tech product handbook (2026.8 edition) and summarize the key specifications of the device; it is not a full datasheet. Full technical documentation (pin configuration, timing, registers and application information) is available on request — please contact our FAE team.

© 2026 Shenzhen Shenxin Technology Co., Ltd.

本文档为参数版（Parameter Brief）。所列参数摘自深信科技产品手册（2026.8 版），仅汇总器件的关键规格，不作为完整规格书使用。完整技术资料（引脚定义、时序、寄存器与应用信息）请联系 FAE 索取。

完整技术资料请联系 FAE 索取 / Full technical documentation available on request.

Felix Lai • felix@shenxinic.com • +852 51367095 • shenxinic.com